



memory model (Consistencia) s.c. secuencial

- orden Ejecución
instrucción en cada procesador
(Orden de programa)
 - $R \rightarrow R$
 - $R \rightarrow W$
 - $W \rightarrow R$
 - $W \rightarrow W$
- atomicidad
 - (Escritura en == orden para todos procesadores)
 - W
 - W
 - W
 - (después de Escritura todos procesadores leen el valor escrito)
 - W
 - R

R R W W
 R W R W
 R R X W
 R W X W
 $W \rightarrow R$
 R R X X
 R W X X
 $W \rightarrow R$ $W \rightarrow W$

